

課程規劃 CURRICULUM

畢業規定

GRADUATION REQUIREMENTS

1. 講授類課程以**全英語授課**。
2. 若修課至三年級還未修足畢業學分，可同意至多6學分**非核心課程**以中文授課課程認定。
3. 初步規劃開設16門課，至少修**28學分**。(含書報討論4學分及核心課程6學分；專題至多6學分)
4. 碩士學位論文以**英文**撰寫。
5. 參加至少1次國際會議發表論文或申請出國交換、參與國外研修課程或計畫3個月(含)以上。

1. Students have to complete **28 credits**, all courses are taught in English.
2. 28-credits included seminar (2 credits*2), two core courses (3 credits*2 at least) and independent studies (3 credits*2 at most) by advisors.
3. Students must complete a thesis related to his/her research specialties and pass **the Master's Degree Examination in English**.
4. Students should meet at least one of the following requirements:
 - (1) Participate in an international conference and publish a paper.
 - (2) Study (or research) abroad for more than 3 months (inclusive).

核心課程 CORE COURSES

序號 No.	課程名稱 Course name	授課老師 Instructor
1	系統晶片設計 System-on-chip Design	施信毓老師 Prof. Xin-Yu Shih
2	高等類比積體電路設計 Advanced Analog Integrated Circuit Design	郭可驥老師 Prof. Ko-Chi Kuo
3	電源管理積體電路設計 Design of Power Management Integrated Circuits	李宗哲老師 Prof. Tzung-Je Lee
4	計算機結構 Computer Architectures	李淑敏老師 Prof. Shu-Min Li
5	系統晶片測試 System-on-chip Testing	謝東佑老師 Prof. Tong-Yu Hsieh

選修課程 ELECTIVE COURSES

序號 No.	課程名稱 Course name	授課老師 Instructor
1	低功率系統設計 Low-power System Design	李宗哲老師 Prof. Tzung-Je Lee
2	超大型積體電路數位訊號處理 VLSI Digital Signal Processing	施信毓老師 Prof. Xin-Yu Shih
3	數位通訊電路設計 Digital Communication IC Design	施信毓老師 Prof. Xin-Yu Shih
4	類比積體電路設計 Analog Integrated Circuit Design	郭可驥老師 Prof. Ko-Chi Kuo
5	通訊介面IC設計 IC Design For Communication Interfaces	王朝欽老師 Prof. Chua-Chin Wang

選修課程 ELECTIVE COURSES

序號 No.	課程名稱 Course name	授課老師 Instructor
6	系統晶片測試技術實務 System-on-chip Testing Practice	謝東佑老師 Prof. Tong-Yu Hsieh
7	開源式雛型系統與應用 Open Source Prototype Systems and Applications	謝東佑老師 Prof. Tong-Yu Hsieh
8	高可靠度系統之設計、測試與應用 Design, Test, and Applications of Highly Reliable Systems	謝東佑老師 Prof. Tong-Yu Hsieh
9	資訊理論與實務應用 Information Theory and Practical Applications	待聘 Pending hiring
10	數位信號處理 Digital Signal Processing	溫朝凱老師 Prof. Chao-Kai Wen
11	EDA設計流程整合 EDA Design Flow Integration	待聘 Pending hiring