

國立中山大學積體電路設計研究所

課程結構圖

113.03.22 112 學年度第 2 次電機工程學系聯合課程委員會議通過
 113.03.27 112 學年度第 6 次電機工程學系聯合系務會議修正通過
 113.04.09 112 學年度第 3 次工學院課程委員會議修正通過
 113.05.07 112 學年度第 4 次校課程委員會審議通過
 113.05.30 第 180 次教務會議審議通過
 113.09.24 113 學年度第 1 次電機工程學系聯合課程委員會議修正通過
 113.09.27 113 學年度第 2 次電機工程學系聯合系務會議審議通過
 113.10.22 113 學年度第 1 次工學院課程委員會議修正通過
 113.11.19 113 學年度第 2 次校課程委員會審議通過
 113.12.12 第 182 次教務會議審議通過
 114.03.07 113 學年度第 3 次電機工程學系聯合課程委員會議修正通過
 114.03.11 113 學年度第 5 次電機工程學系聯合系務會議審議通過
 114.03.14 113 學年度第 3 次工學院課程委員會議修正通過
 114.04.24 113 學年度第 4 次校課程委員會審議通過
 114.05.15 第 184 次教務會議審議通過
 114.06.13 113 學年度第 4 次電機工程學系聯合課程委員會議審議通過
 114.06.17 113 學年度第 4 次工學院課程委員會議審議通過
 114.06.23 113 學年度第 10 次電機工程學系聯合系務會議審議通過
 114.09.26 114 學年度第 1 次校課程委員會審議通過
 114.10.09 第 185 次教務會議審議通過
 114.09.12 114 學年度第 1 次電機工程學系聯合課程委員會議修正通過
 114.09.17 114 學年度第 2 次電機工程學系聯合系務會議審議通過
 114.10.16 114 學年度第 1 次工學院課程委員會議修正通過
 114.11.18 114 學年度第 2 次校課程委員會審議通過
 114.12.09 第 186 次教務會議審議通過

必修課程	書報討論 (每學期 1 學分，共需 4 學分)	
選修課程	系統晶片設計【核心】 高等類比積體電路設計【核心】 電源管理積體電路設計【核心】 計算機結構【核心】 系統晶片測試【核心】	低功率系統設計 超大型積體電路數位訊號處理 數位通訊電路設計 類比積體電路設計 通訊介面 IC 設計 系統晶片測試技術實務 開源式雛型系統與應用 高可靠度系統之設計、測試與應用 資訊理論與實務應用 數位信號處理 EDA 設計流程整合 嵌入式系統實務 數位電路設計與驗證 電子設計自動化(一) 高等數位電路設計專題 Unix/Linux 作業系統專題 積體電路佈局專題 積體電路系統測試專題

		類比與混合訊號積體電路設計專題 數位通訊電路設計專題 混合訊號積體電路設計專題 低功率積體電路專題 高等類比混合信號積體電路設計專題 CMOS 射頻電路設計專題 高效能 AI 加速器設計專題
--	--	---

*最低畢業學分數中，至少需有兩門基礎科學核心課程